

目录

第 5 章 推荐的布线方式和布局

1. 应用电路示例	5-2
2. PCB设计推荐和注意事项	5-5

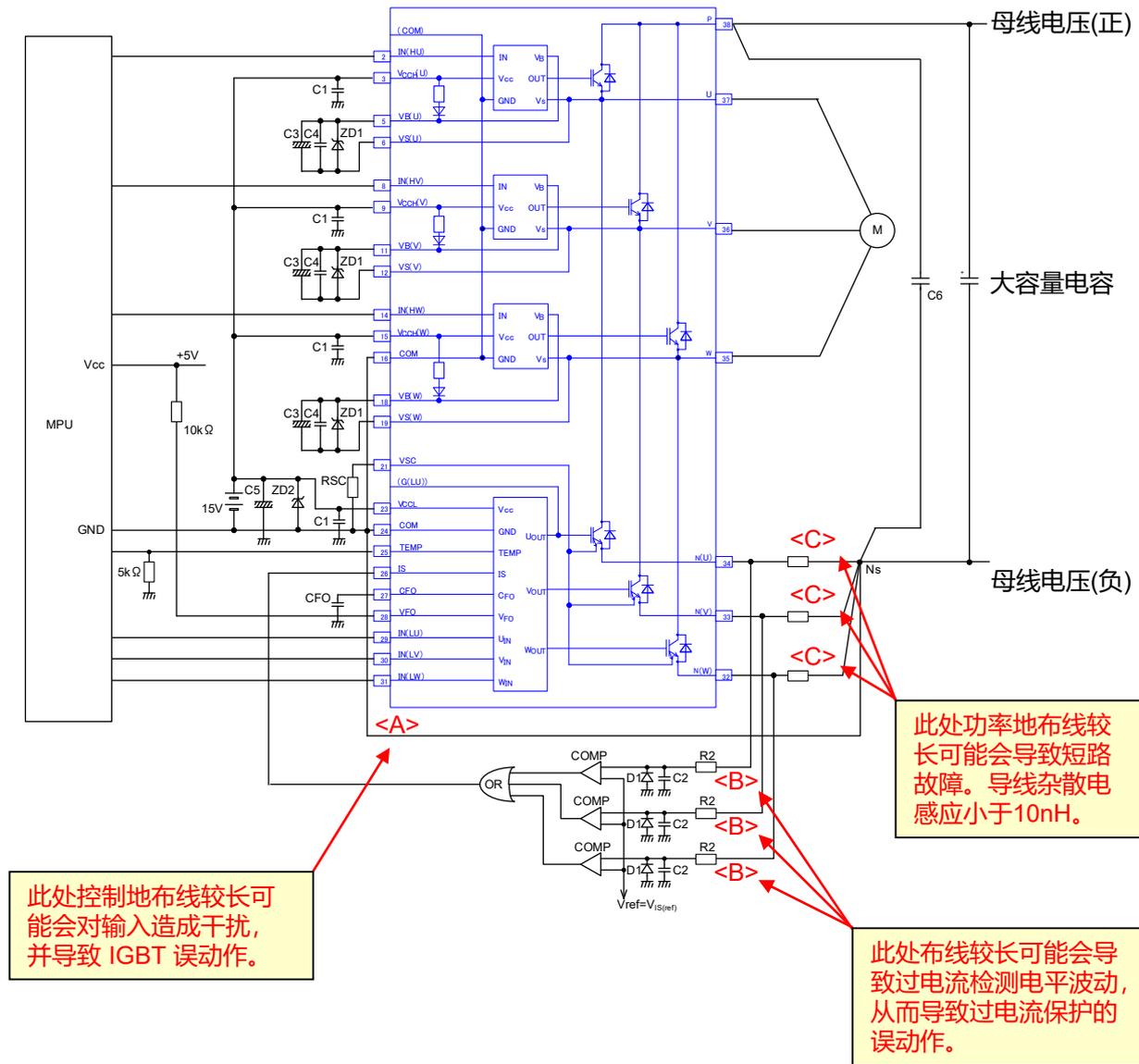


图.5-2 应用电路例 2
(三相电流分别检测时)

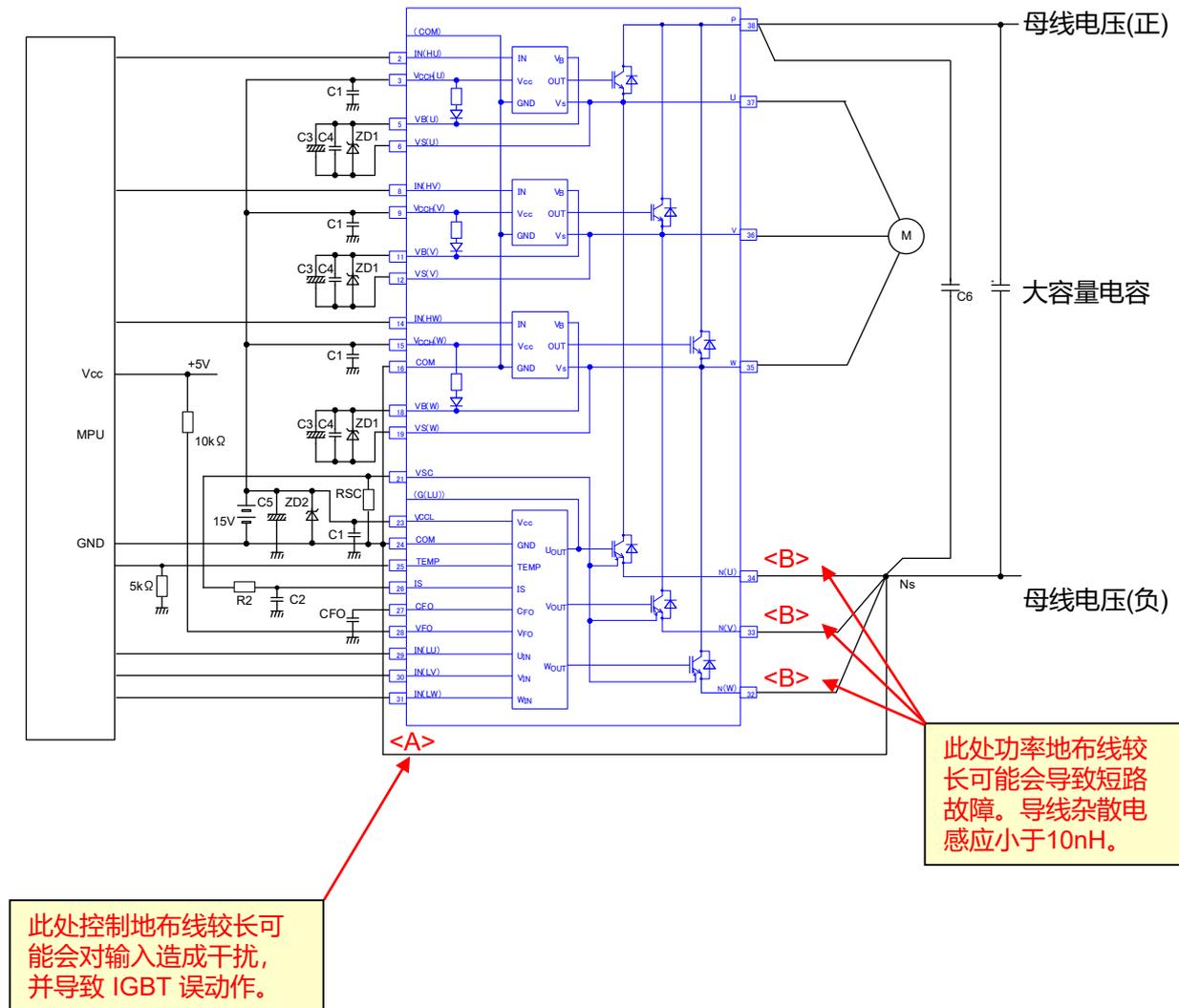


图.5-3 应用电路例 3
(通过 VSC 引脚进行电流检测时)

<注意事项>

1. 输入信号为高电平有效。控制 IC 输入电路中有一个内置的下拉电阻。为防止出现误动作，每个输入的布线应尽可能短。使用 RC 滤波器时，确保输入信号电平满足开通和关断阈值电压要求。
2. VFO 报警输出为开漏输出，应通过一个大约10kΩ的上拉电阻，将其上拉至5V电源的正极侧。
3. 为防止误动作，<A>，，<C> 的布线尽可能短。
4. 过电流保护电路 R2-C2 的时间常数推荐大约为1.5us。过电流关断时间可能会因布线方式不同有所变化。对于 R2 和 C2，建议采用温度补偿型高精度的型号。
5. 推荐把过电流保护电路的外部参考基准电压与 IPM 的过电流检测阈值电压设定成相同。
6. 请使用高速比较器和逻辑 IC 来快速检测过电流状态。
7. 如果开关动作中 R1 上产生了一个负电压，则建议连接一个肖特基二极管 D1。
8. 所有电容的安装位置应该尽量靠近 IPM 的引脚。C1, C4 推荐采用温度漂移特性、频率特性及 DC 偏置特性优良的陶瓷电容。C3, C5 建议采用温度漂移特性、频率特性优良的电解电容。
9. 为防止尖峰电压造成 IPM 损坏，缓冲电容 C6 和 P 引脚、Ns 节点之间的布线应尽可能短。P 引脚和 Ns 节点之间，一般推荐使用0.1uF到0.22uF的缓冲电容。
10. IPM 内部的两个 COM 引脚是不相连的。使用时两个 COM 引脚都连接到控制地，并保持仅1点连接。
11. 为防止尖峰电压造成控制电源及上桥驱动电源的损坏，建议在每相电源端子之间插入一个稳压二极管 (22V) 。
12. 为防止电源线电流造成的电压波动，建议控制信号的地和功率部分的地分开布线，仅在缓冲电容的地：NS一点连接。
13. 电流传感电阻 Rsc，应选择温度特性变化小于1%的低感抗型。额定功率建议选取1/8W以上，并在实际的应用中充分评估。
14. 如果使用外部采样电阻，请选用低感抗的贴片电阻，不要选用高感抗的水泥电阻。

2. PCB设计推荐和注意事项

本节介绍的是在 PCB 设计中推荐的走线布局和注意事项。

图.5-4至图.5-8为采用图.5-1, 图.5-2, 图.5-3所示的应用电路例设计的推荐 PCB 布线图。

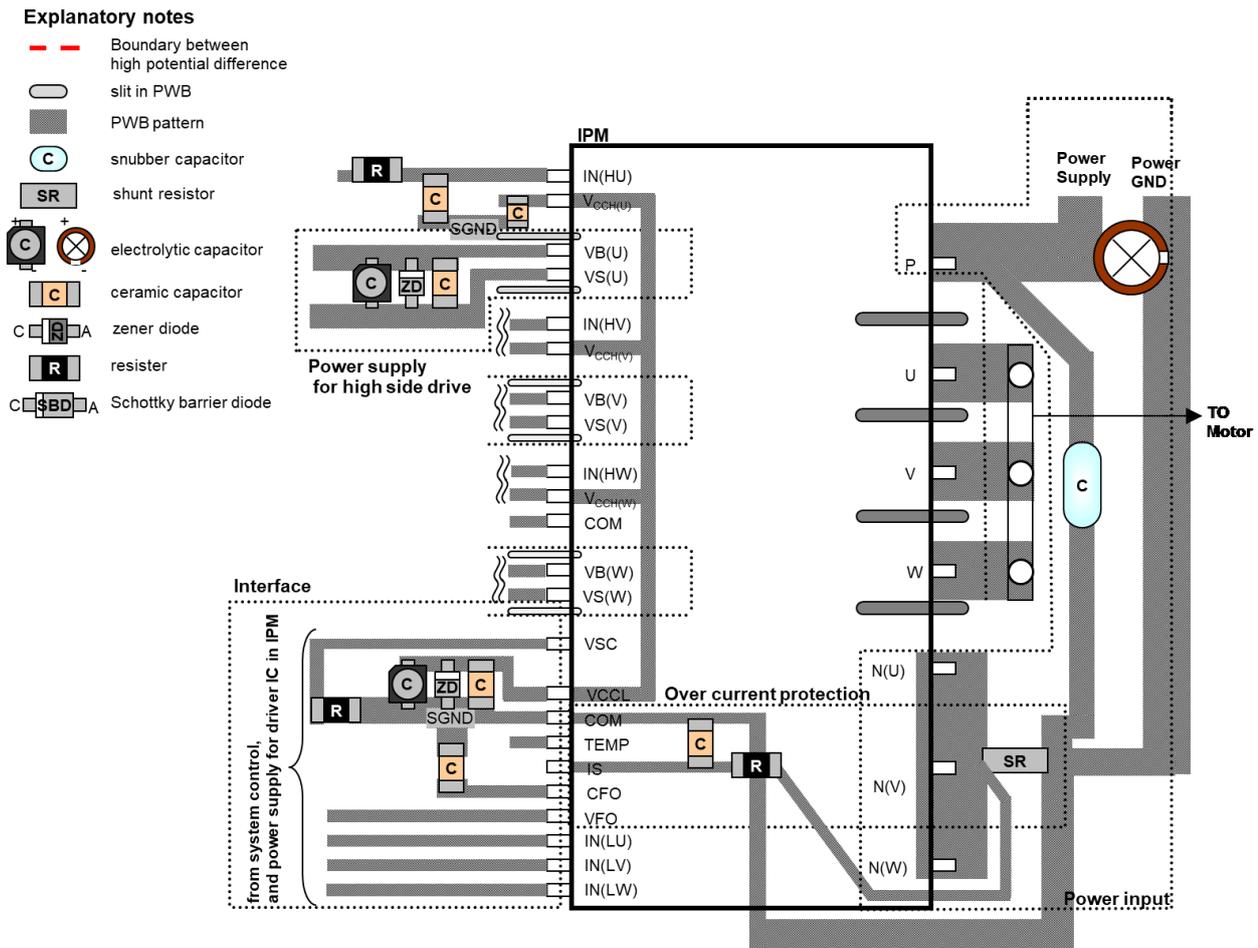
这些图中, 来自控制系统的输入信号用“IN(HU)”表示。

建议和注意事项如下:

(1) IPM 周围的整体设计

- (A) 在高电位差之间保留合适的爬电距离。(必要时可开一条狭缝。)
- (B) 电源输入 (DC 母线电压) 部分的走线应与上桥驱动部分的电源走线相互分开, 以防止传导噪音干扰。如果采用多层 PCB 板, 这些布线发生交叉时, 请注意走线间的寄生电容和 PCB 板的绝缘性能。
- (C) 上桥驱动部分的电源走线应与系统的输入信号部分的走线相互分开, 以避免系统出现误动作。采用多层 PCB 板时, 强烈建议不要让这些走线交叉。

有关各部分的详细情况, 请参考下一页。



注意) 输入信号用“IN(HU)”表示。

图.5-4 推荐的 PCB 板走线布局图
(IPM 周围的整体设计)

(2) 电源输入部分

- (A) 应尽量将缓冲电容靠近 P 引脚和采样电阻负极之间。缓冲电容和 P 引脚、采样电阻之间的接线应尽可能短，以避免布线电感的影响。
- (B) 大容量电容组的走线和缓冲电容的走线，应在 P 引脚和采样电阻附近相互分开。
- (C) 电源接地的走线和来自控制接地 COM 引脚的走线，应采用单点接地方式，并尽量缩短与采样电阻的接线长度。
- (D) 采样电阻请选用低感抗的贴片电阻，而不要选用高感抗的水泥电阻。
- (E) N(U),N(V),N(W) 引脚和采样电阻之间的走线应尽可能短。

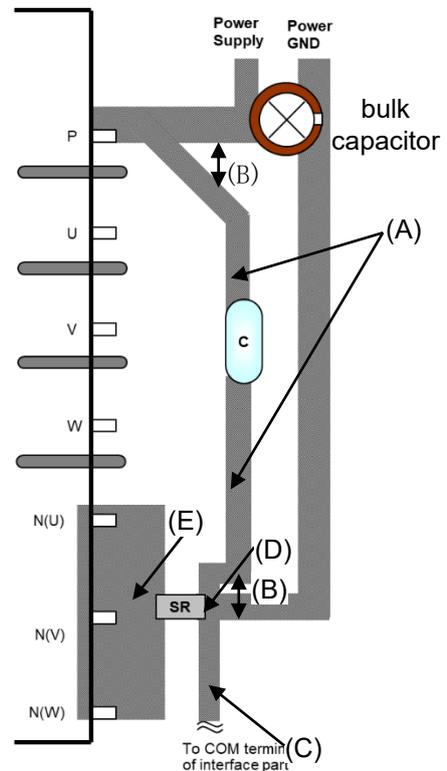


图.5-5 推荐的 PCB 板走线布局图
(电源输入部分)

(3) 上桥驱动电源部分

- (A) VB(U,V,W) 引脚和其他元器件(陶瓷电容、电解电容和二极管)的走线长度越短越好，以避免走线电感的影响。
- (B) 请注意根据应用情况使用合适的电容。特别强调的是，请将陶瓷电容或低 ESR 电容置于靠近 VB(U,V,W) 引脚的位置。
- (C) 如果 VB(U) 和功率地(或相同电位)之间寄生电容较大，在 IGBT 开通和关断时的高 dv/dt 的影响下，VB(U)-VS(U) 引脚之间的电压可能过大或不足。因此，建议在 VB(U) 和 VS(U) 引脚之间，靠近 VB(U) 引脚处安装稳压二极管。(VB(V), VB(W) 也与 VB(U) 相同)

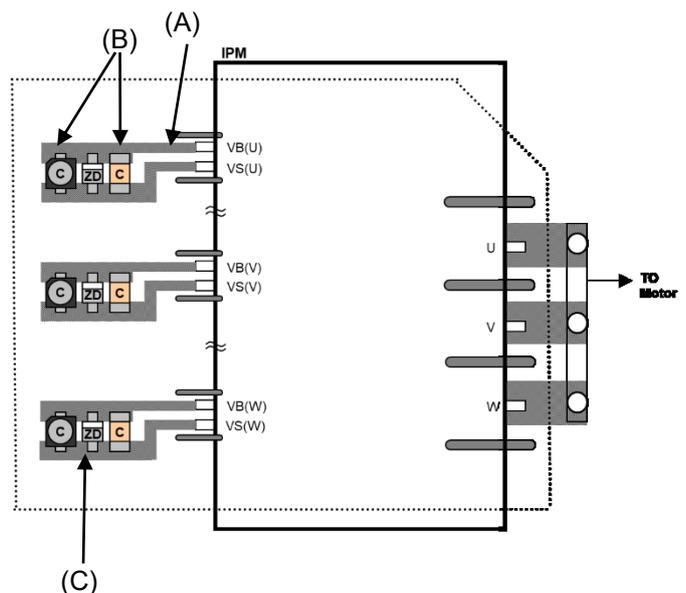


图.5-6 推荐的 PCB 板走线布局图
(上桥驱动电源部分)

(4) 信号接口部分

(A) 上桥驱动电源部分造成的干扰不可忽略时,建议在输入信号和 COM 走线之间插入一个电容。电容的负极应尽量在靠近 COM 引脚附近与控制地连接。

如果已插入滤波电阻或电容,请考虑此 IPM 中的内部下拉电阻,并在实际的系统中确认信号电平。

(B) 两个 COM 引脚(16 & 24 pin)在 IPM 内部是不相连的,使用时两个 COM 引脚都应连接到控制地,并保持仅单点连接。

(C) VCCL 和 COM 走线, VCCH(U,V,W) 和 COM 走线之间应连入电解电容和陶瓷电容,并尽量靠近每个引脚。

(D) 来自 TEMP 引脚的输出信号线应与控制信号的接地线平行,以抑制干扰的影响。

(E) 来自系统控制信号接地的走线和来自 COM 引脚的走线应在一个接地点相连接,并应尽可能靠近 COM 引脚。

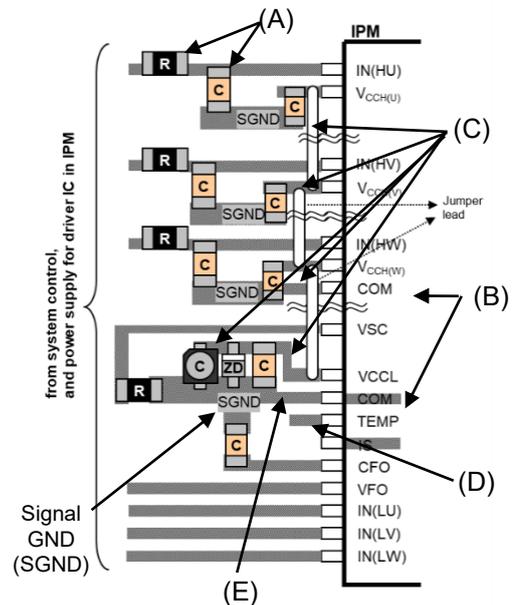


图.5-7 推荐的 PCB 走线布局图
(接口部分)

注意) 输入信号用“IN(HU)”表示。

(5) 过电流保护电路部分

图.5-1, 图.5-2, 图.5-3显示了三种过电流的检测和保护的方法。

分别是“三相合并检测型”(图.5-8(a)), “三相分别检测型”(图.5-8(b))和“无采样电阻检测型”(图.5-8(c))。

图.5-8(a)

- (A) 采样电阻的接地端和 COM 之间的走线非常重要。它不仅是内部控制 IC 的基准电位, 同时还相当于上桥自举充电电流的路径和下桥 IGBT 门极驱动电流的路径。因此, 该走线应尽量短, 以尽可能减小共模阻抗的影响。
- (B) IS 信号走线应尽可能短, 以避免过电流保护水平的波动和误动作。
- (C) 需要在 IS 信号之间插入 RC 滤波器, 以防止在开关时误检测。RC 滤波电容的负极应连接至最接近 COM 引脚的控制地。
- (D) 如果在开关动作时, 负电压加到 IS 引脚上时, 应在 IS 引脚和 COM 引脚之间或与采样电阻并列的位置上插入一个肖特基二极管。

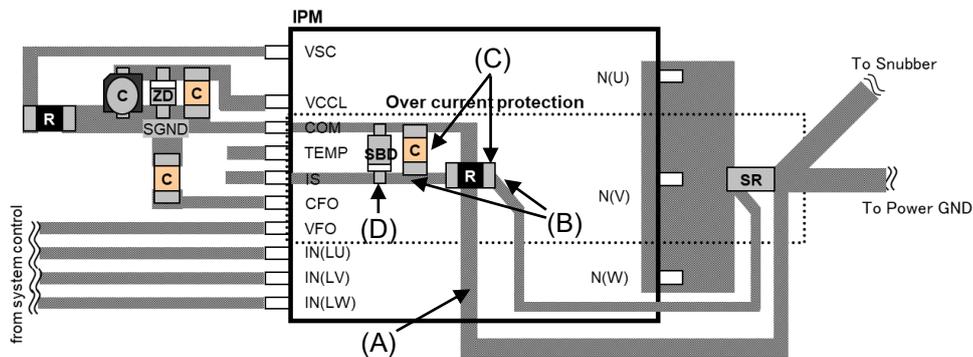


图.5-8(a) 三相电流合并检测方法

图.5-8(b)

- (A) 请使用高速比较器和逻辑 IC 来快速检测过电流状态。
- (B) 输入到比较器的基准电压应通过电容连接至控制地, 而且与比较器的距离越近越好。
- (C) COM 引脚的接地信号走线与比较器的接地信号走线应相互分开。
- (D) 来自 COM 引脚的接地信号的走线与来自比较器的接地信号的走线应在一个接地点相连, 并应尽量靠近采样电阻。
- (E) 其他注意事项和推荐布局与图.5-8(a)所示相同。关于确定电路参数的更多详细情况, 请参见第4章第2节。

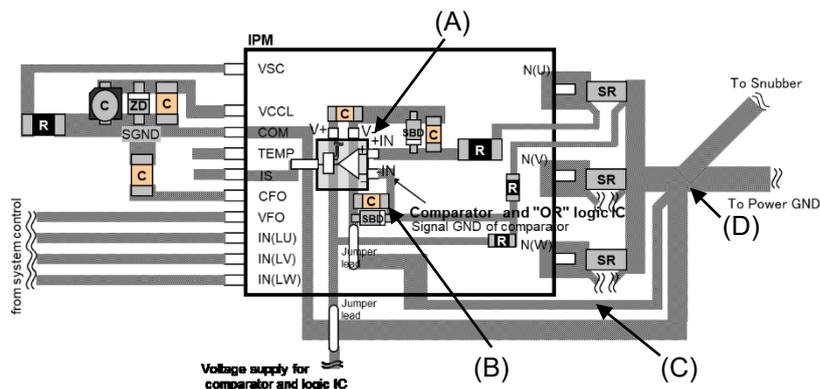


图.5-8(b) 三相电流分别检测方法

图.5-8(c)

- (A) 为防止电源线电流造成的电压波动，建议控制信号的地和电源的地分开布线，仅在缓冲电容的地：Ns 一点连接。
- (B) IS信号走线应尽可能短，以避免过电流保护电平的波动和误动作。
- (C) 需要在 IS 信号之间插入 RC 滤波器，以防止在开关时误检测。RC 滤波器的电容的负极应连接至最接近 COM 引脚的控制地。

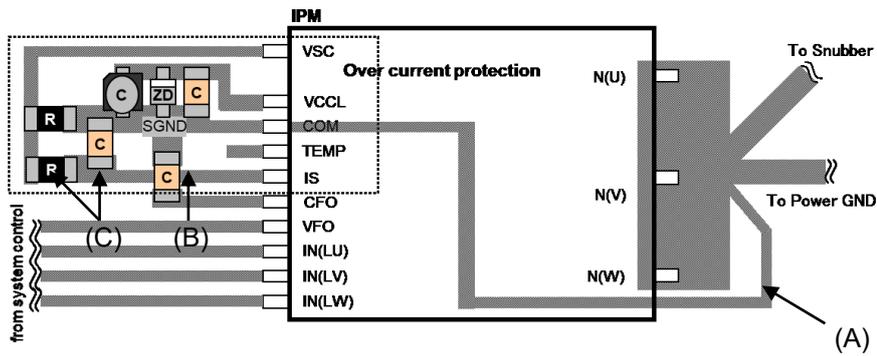


图.5-8(c) 无采样电阻检测方法